

ENGLISH ABSTRACT OF DOCUMENT (3)

PATENT ABSTRACTS OF JAPAN

(11) Publication number : 58-022486

(43) Date of publication of application : 09.02.1983

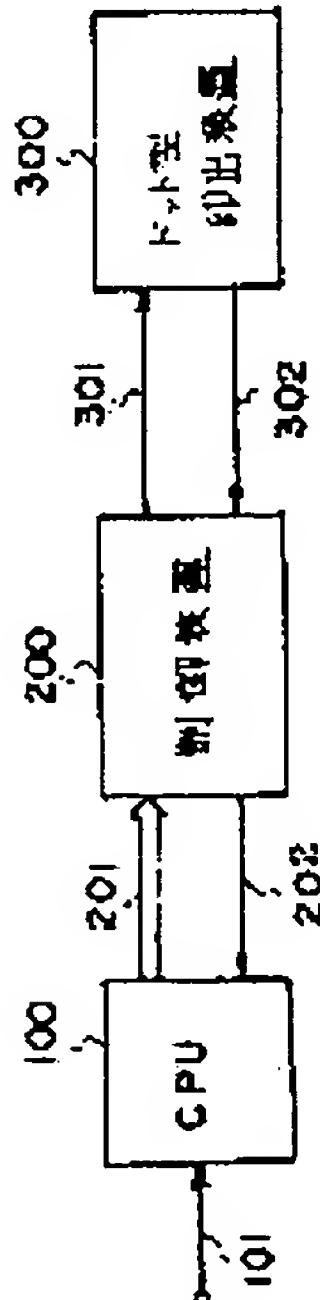
(51) Int.Cl. G06K 15/10

G06K 15/00

(21) Application number : 56-119272 (71) Applicant : KOKUSAI  
DENSHIN  
DENWA CO LTD  
<KDD>

(22) Date of filing : 31.07.1981 (72) Inventor : TERAMURA  
KOICHI  
YAMAZAKI  
YASUHIRO  
HASUIKE  
KAZUO

(54) OUTPUT CONTROL SYSTEM OF DOT TYPE PRINTER



(57) Abstract:

PURPOSE: To match characters, whose pitch is different from an integer multiple dot width, within a fine error range, by finding the distance of each character to be outputted to a position right before or behind a position founded.

CONSTITUTION: After storing input information 101, a CPU100 generates a character string at every line and sends it to a controller 200. The controller 200 utilizes a synchronizing signal 302 from a dot type printer to control the character code string from the CPU100, and sends an image signal 301 to a device 300. At this time, the controller 200 finds the distance of a character to be outputted, which has character width and line feed width different from

an integer multiple of the dot width of the device 300 in the main scanning direction and subscanning direction, from a reference point, and this distance is approximated to either of front and rear distances, which are integer multiples of the dot width from the reference point. The approximating means may use a truncation, a raising, and a rounding method

etc.

---

LEGAL STATUS

[Date of request for  
examination]

[Date of sending the examiner's  
decision of rejection]

[Kind of final disposal of  
application other than the  
examiner's decision of  
rejection or application  
converted registration]

[Date of final disposal for  
application]

[Patent number]

[Date of registration]

[Number of appeal against  
examiner's decision of  
rejection]

[Date of requesting appeal  
against examiner's decision of  
rejection]

[Date of extinction of right]

# The Patent Bank - Special Order Confirmation

Return to the

**ORDER SCREEN**

**HIT LIST SCREEN**

## Your "Special Order" is **CONFIRMED**.

**NEW Cut off times for Special Orders (Monday through Friday, excluding Federal holidays)**

5:30pm **Eastern time for U.S. Patents and Patent Application Publications**  
5:30pm **Eastern time for Foreign Patents**

**Special orders received after the above posted times will be processed the next business morning.**

**"Special Order" documents are retrieved from the USPTO and may take up to 1 hour to be placed in your download list.**

**File History special orders take 2 to 3 business days to retrieve from the USPTO.**

You have requested the following publication and form of delivery(s).

- Publication Number: **JP-58-022486**  
Document Type: **PF - PATENT - \$1 US/\$5 FOREIGN**  
Docket Number: **03500.013997.1**

Delivery via the following method(s)

- **Download**

Request has been registered in the system  
Your Confirmation Number is 107823

⑨ 日本国特許庁 (JP) ⑩ 特許出願公開  
⑪ 公開特許公報 (A) 昭58-22486

⑫ Int. Cl.<sup>3</sup>  
G 06 K 15/10  
15/00

識別記号

厅内整理番号  
6340-5B  
7313-5B

⑬ 公開 昭和58年(1983)2月9日

発明の数 1  
審査請求 未請求

(全 10 頁)

⑭ ドット型印出装置の出力制御方式

⑮ 特 願 昭56-119272

⑯ 出 願 昭56(1981)7月31日

⑰ 発明者 寺村浩一

東京都目黒区中目黒二丁目1番  
23号国際電信電話株式会社研究  
所内

⑱ 発明者 山崎泰弘

東京都目黒区中目黒二丁目1番

23号国際電信電話株式会社研究  
所内

⑲ 発明者 蓮池和夫

東京都目黒区中目黒二丁目1番  
23号国際電信電話株式会社研究  
所内

⑳ 出願人 国際電信電話株式会社

東京都新宿区西新宿2丁目3番  
2号

㉑ 代理人 弁理士 光石士郎 外1名

明細書

1. 発明の名称

ドット型印出装置の出力制御方式

2. 特許請求の範囲

(1) 主走査方向あるいは副走査方向の解像度が一定であるドット型印出装置に対してドット幅の整数倍とは異なるピッチの出力対象を出力する際に、解像度が一定の走査方向において、出力対象毎に基準点からの距離を求め、前記基準点からのドット幅の整数倍の距離の位置のうち前記求めた距離の直前又は直後の位置に各出力対象の位置を近似させることを特徴としたドット型印出装置の出力制御方式。

(2) 上記出力対象の位置の近似に際し、出力対象の基準点からの距離をドット幅を単位とした数値で求め、この数値の小数部分について予め定めた閾値より小さければ直前の整数倍の位置に、該閾値より大きければ直後の整数倍の位置に近似させることを特徴とした特許請求の範囲第1項に記載のドット型印出装置

の出力制御方式。

(3) 上記閾値が0.5であることを特徴とした特許請求の範囲第2項に記載のドット型印出装置の出力制御方式。

3. 発明の詳細な説明

本発明は、ドット型印出装置に対して、当該装置が機械的あるいは電気的に有するドット幅の整数倍とは異なるピッチの文字等の出力対象を有効に出力させる制御方式に関する。

ドット型印出装置は、印出用紙などに対して横方向に走査する機構（一般に主走査機構と言われる。）と、縦方向に走査する機構（副走査機構と言われる。）とを有し、情報出力としては機械的又は電気的に予め定めた間隔でドット（点）を出力し、ドットの集合により图形や文字を表現するものであり、ファクシミリ通信、文字通信など各種の情報処理、情報伝送システムの出力装置として多用されている。

ファクシミリ通信とは、周知の如く、原稿や原画などを伝送すべき情報を、予め定めた画素単

位に分割して伝送するものであり、図形などの伝送に適している。一方、文字通信とは、文字のみからなる文書を、文字毎に符号化して伝送し、受信側で文字を復元するものである。

ドット顔印出装置をファクシミリ通信、文字通信など異った通信方式において別々の出力装置として用いる場合は問題がない。

一方、最近ではデータ通信の発展に伴い、遠隔に存在するファクシミリ受信機に対してコンピュータ等から文字通信により文字を出力させる場合など、相異なる通信用端末間の相互通信の可能性が生じており、また、符号化効率は文字符号化の方がファクシミリ符号化よりも圧倒的に良いので、送信すべき文書に含まれる文字情報は文字符号化により伝送し、図形情報はファクシミリ符号化して伝送するといった複合通信方式が検討されている。

しかし、上述した相互通信や複合通信の場合、单一のドット顔印出装置で文字通信とファクシミリ通信の出力を扱おうとするには基本的な問

題がある。即ち、

- (1) ファクシミリの解像度（単位長あたりの画素数）は CCITT（国際電信電話諮問委員会）により、主走査方向は 8.04 pel (Picture Element ; 画素) / mm、副走査方向の線密度（ライン数）は 7.7 本 / mm 又は 3.85 本 / mm と決められている。
- (2) 文字に関しては、同じく CCITT によつてピッチ（文字間隔）は、横方向は 2.54 mm / 文字 ( $\frac{1}{10}$  インチ / 文字)、縦方向は 4.233 mm / 行 ( $\frac{1}{6}$  インチ / 行) の各 0.5, 1, 1.5, 2 倍のいずれかと決められている。その他、伝統的に用いられているプロモーションアルスベーシング文字を含め、横方向は  $\frac{1}{60}$  インチの整数倍（2～8 倍）、縦方向は  $\frac{1}{12}$  インチの整数倍（1～4 倍）が用いられている。
- (3) したがつて、上記文字ピッチは第 1 表、第 2 表に示すように、横方向及び縦方向とも、どれをとつてもファクシミリの横あるいは縦のドット幅の整数倍とならず、ずれてい。

第 2 表

改行幅 (インチ)	ファクシミリでの走査線数 (7.7 本 / mm の場合)
$\frac{1}{12}$	16.30
$\frac{1}{6}$	32.60
$\frac{1}{4}$	48.89
$\frac{1}{3}$	65.19

(4) 従来では、文字の各ピッチを固定的にファクシミリのドット幅の整数倍に近似させていたが、例えば  $\frac{1}{10}$  インチ (2.54 mm) の文字幅がファクシミリのドット幅で 20.41 pel となるところを 20 pel で近似した方式では、約 2 ドの誤差が累積して生じ、20.0 mm の印字に対して 4 mm とほほ 2 文字分短くなるという結果になつて、CCITT の勧告に適合できないのが現状である。

第 1 表

文字幅 (インチ)	ファクシミリでの pel 数
$\frac{2}{60}$	6.80
$\frac{3}{60}$	10.21
$\frac{4}{60}$	13.61
$\frac{5}{60}$ ( $\frac{1}{12}$ )	17.01
$\frac{6}{60}$ ( $\frac{1}{10}$ )	20.41
$\frac{7}{60}$	23.82
$\frac{8}{60}$	27.22

本発明は上述した従来技術の問題点を解消し、ドット顔印出装置が機械的又は電気的に有するドット幅の整数倍とは異なるピッチの文字を微小な誤差内で CCITT 勧告に適合して出力せし得る制御方式を提供することを目的とする。そのため本発明は、印字する際に基準点（第 1 文字目の文字枠の左端、即ちホームポジションなど）からの横座位置を常に認識しておき、誤差がある場合には基準点から見て最も正しい位置にあるドット位置に近似するという技術的構造に基づく。本発明は主走査方向の文字ピッチ（文字

幅)並びに周走査方向の文字ピッチ(改行幅)いずれにも適用でき、また、文字符号の発生場所とドット型印出装置が同じ場所に存在する場合に適用できることはもちろん、両者が遠隔に離れて存在し送信側で文字符号をファクシミリ情報に展開して通信回線を介してドット型印出装置に伝送する場合の展開手段にも適用できる。

以下、本発明を詳細に説明するが、ドット型印出装置の代表的なものにファクシミリ受信機があるのでファクシミリ受信機を例にとつて説明する。

第1図は本発明を適用した一実施例を示し、100はコンピュータ等の中央情報処理装置(以下、CPUと呼称する)、200は本発明を実現する制御装置、300はドット型印出装置である。第2図は制御装置200の一例の概略を示す。

第1図で、CPU100は通信回線やその他の入力手段によつて入つてくる情報101を1ページ分蓄積したのち、1行毎の文字列を生成

印出装置300の主走査方向や周走査方向のドット幅の整数倍でない出力対象(文字や記号)等に、走査方向の少なくとも一方に向て、各出力対象毎の位置即ち基準点(ホームポジションやページ先頭)からの距離を求め、この距離を基準点からのドット幅の整数倍の距離の位置のうち前後のいかに近似させる機能を有する。近似方法には、切捨て、切上げ及び四捨五入などの閾値を用いた近似がある。切捨て及び切上げの場合は文字間及び行間の誤差並びに基準点から各行の最終文字及び最終行の誤差がいずれもドット幅の1倍以内であり、四捨五入の場合は文字間及び行間の誤差がドット幅の1倍以内であるのに対し、各行の最終文字及び最終行は基準点からドット幅の $\frac{1}{2}$ 以内の誤差に収まる。

第2図は主走査方向の制御を対象とした場合について、制御装置200の概略構成を示し、文字符号パックア1、文字クロック系2、ファクタスクロック系3、近似回路5及びシフトレ

する。即ち、ドット型印出装置300の印字開始点からホームポジションまでの間に適当な数のプランク符号を挿入したり、短い行の場合には末尾に適当な数のプランク符号を挿入する。また、CPU100は制御装置200から制御信号202を受けて、上記各行の文字列を表わす文字符号化信号や改行幅を表わす信号を含む印字信号201を制御装置200へ送り込む。

ドット型印出装置300は、主走査方向及び周走査方向とも機械的或いは電気的に解像度即ちドット幅が固定しており、この例では、主走査方向は8.04 pol/mm、周走査方向は7.7ライン/mmの解像度を持つものとする。

本発明を実現する制御装置200は、ドット型印出装置300からの同期信号302を利用してCPU100からの文字符号列を制御し、ドット型印出装置300へ画信号301を送り込む。この画信号は、走査線毎に直列のビット列として出力されるものとする。

制御装置200は、文字符号化信号や改行幅がドット

パックア1で構成される。文字符号パックア1はCPU100から印字信号201中の文字符号化信号201bで与えられる1行分のプランク符号を含めた文字列に相当する符号列を保持する。文字クロック系2は文字の正確な幅に相当する文字クロックにより駆動され、各文字毎にその正確な位置即ちホームポジションからの正確な距離を文字パルスCK<sub>seq</sub>として出力する。ファクタスクロック系3はドット型印出装置の主走査方向のドット幅に相当するファクタスクロックにより駆動され、ファクタスの主走査方向のドット幅を単位として文字のドット情報4を出力する。近似回路5は文字パルスCK<sub>seq</sub>をファクタスクロックCK<sub>d</sub>に近似させた信号即ち近似パルスCK<sub>seqpx</sub>を出力する。シフトレジスタ6はファクタスクロック系3からのドット情報4を近似パルスCK<sub>seqpx</sub>によつてロードし、これをファクタスクロックCK<sub>d</sub>でシフトさせる。この近似パルスCK<sub>seqpx</sub>によるロードにより、各文字がホームポジションからドット幅の1倍

以内あるいは $\frac{1}{2}$ 以内の位置誤差に修正される。

以下、更に具体的な回路構成例によつて本発明を説明する。第3図は制御装置200の具体的回路例を示す。この例は主走査方向及び副走査方向とともに回路互入によつて近似させる例である。

第3図において、7はファシクスクロック発生器であり、ファシクスクロックCK<sub>4</sub>及びこれより位相が $\frac{1}{2}$ だけ遅れたクロック $\overline{CK}_4$ を出力する。これらCK<sub>4</sub>、 $\overline{CK}_4$ のクロックの周期T<sub>4</sub>はドット印出装置300への面信号301の送出周期(これは主走査方向のドット幅に相当する)と同じであり、50%のデューティ比を持つものとする。8は文字クロック発生器であり、これから出力される文字クロックCK<sub>9</sub>の周期T<sub>9</sub>は、文字幅が $\frac{1}{60}$ インチの整数倍であるのに對し主走査方向の解像度が8.04 pel/mmであることから、次式(1)の關係で決められるものとする。

$$\frac{T_9}{T_4} = \frac{28.4/60}{1/8.04} + 3.4 \quad \cdots \text{式(1)}$$

10はキャラクタジエネレータであり、各種の文字の形状をドットマトリクスの形で蓄積している読み出専用メモリである。この例では、第6図(e)～(f)に示す $\frac{3}{60}$ ～ $\frac{9}{60}$ インチ幅の各文字を対象とできるよう、最大文字幅を $\frac{9}{60}$ インチとし、また文字高さを $\frac{1}{60}$ インチとして、28×32のドットマトリクスのものを考える。なお、近似による文字幅の調整はドット幅の1倍以内であるから、各種の文字幅は第1表に示したpel数の倍数を回路であるいは切上げた整数値のいずれかに近似されるため、各文字幅に対するキャラクタジエネレータ10における文字幅の値は第1表のpel数を切上げた整数値を持つ。したがつて文字間隔を保証するために文字幅内の右側2ピットには文字部分が入らないものとしている。また、文字幅の小さい文字は、左に寄せた相鄰欄に文字枠を持ち、第6図中で斜線を持った右側部分は余白として使用されるものとしている。更に、文字の種類は文字符号パンフレア1からの文字アドレスADCKより決

これらファシクスクロックCK<sub>4</sub>及び文字クロックCK<sub>9</sub>は、ドット印出装置300から与えられるライン同期信号302bに同期しており、同期やデューティ比の設定は高調波を分離するなど既知の技術による。第4図にライン同期信号302bとページ同期信号302aの關係を示し、第5図にこれらの同期信号とファシクスクロックCK<sub>4</sub>及び文字クロックCK<sub>9</sub>との關係を示す。

9は文字幅ジエネレータであり、プロポーショナルスペーシング文字では文字幅は文字によつて異なるので、この例では各種文字幅を $\frac{1}{60}$ インチを単位とした整数値よりも「1」小さい値として蓄積している読み出専用メモリを用いている。例えば文字符号にASC11符号を用いるとすれば、文字“1”に関してはその文字幅が $\frac{3}{60}$ インチであるから“1”を表わすASC11符号の16進表示(69)<sub>16</sub>に対し「2」を出力し、文字“W”に関してはその文字幅が $\frac{9}{60}$ インチであるからASC11符号の(57)<sub>16</sub>に対し「7」を出力することになる。

より、文字ラインアドレスADCLの値が0～31の間は当該文字のドットマトリクス中でADCLの値に相当するラインの28ピットのドット情報4がシフトレジスタ6に出力される。なお、ADCLの値が32以上の場合は、白駆ち空白のラインを示すドット列が出力されるものとする。

11は文字幅カウンタであり、 $\frac{1}{60}$ インチに對応している文字クロックCK<sub>9</sub>をカウントして各文字の正確な文字幅に相当する時間を計時する。この例の文字幅カウンタ11は文字幅ジエネレータ9の出力を入力してこれから文字クロックCK<sub>9</sub>をカウントダウンするものとし、この文字幅カウンタのロー出力CK<sub>9on</sub>が文字パルスである。そして、この文字カウンタ11へのロードは、文字パルスCK<sub>9on</sub>の立ち上がりで準安定マルチパイアレータ12をトリガして得たパルス信号CK<sub>9on</sub>で行つている。このロード用パルス信号CK<sub>9on</sub>は文字符号パンフレアアドレスカウンタ13のカウントアップ入力としても用いられ、ライン同期信号302bでタリヤされたのち、

カウントアップ毎に文字待合バッファ1の内容即ち文字アドレスADCを読出することになる。

以上説明した機能及び動作を、第1番目の文字の文字幅が $3/60$ インチ、第2番目が $1/60$ インチである場合を例にとつて第7図(a)~(d)に示す。図示の如く文字ペルス $CK_{eon}$ の立下り時点は、各文字の文字枠の左端の点に正確に相当している。

近似回路5はこの例では、单安定マルチバイブレータ30とD型フリップフロップ31とかなる。D型フリップフロップ31のプリセット入力には、ライン同期信号302bをインバータ32を介して与え、そのクロック入力には、文字ペルス $CK_{eon}$ と单安定マルチバイブレータ30のQ出力の排他的論理和をゲート33でとつて与えている。D型フリップフロップ31のデータ入力には自分のQ出力を与え、T型フリップフロップの機能を持たせている。单安定マルチバイブレータ30にはD型フリップフロップ31のQ出力 $CK_{eop}$ をクリア入力とすると共

に近似する様に四捨五入をしていることになる。これより、各行におけるホームポジションからの近似ペルス $CK_{eop}$ の時間は正確な時間の文字ペルス $CK_{eon}$ に対し士 $\frac{1}{2}T_0$ 即ち主走査方向のドット幅( $T_0$ )の $\frac{1}{2}$ 以内の誤差となる。また相隣る近似ペルス間の誤差は士 $T_0$ 即ちドット幅の1倍以内となる。

シフトレジスタ6は28ビット並列入力のシフトレジスタであり、もちろん、28ビットのドット情報1のロード入力には近似ペルス $CK_{eop}$ を用い、シフトクロックにはファッタスクロック $CK_e$ を用いている。シフトレジスタ6の出力 $V_{d1}$ はライン同期信号302bとの同期関係が $\pm$ だけ遅れており、これを更に $\pm$ だけ遅らして位相を合わせるため、D型フリップフロップによる位相調整器14のD入力にシフトレジスタ6の出力 $V_{d1}$ を与える。ファッタスクロック $CK_e$ に対し $\pm$ だけ位相の遅れたクロック $\overline{CK}_e$ をクロック入力とすることにより画信号301を得ている。この位相調整によつても文字間及

びデューティ比が50%のファッタスクロック $CK_e$ をトリガ入力とすることにより、負パルスを出力する。この負パルスが四捨五入による近似ペルス $CK_{eop}$ である。即ち、第7図(b), (d), (e), (f)に示す如く、文字ペルス $CK_{eon}$ の立下り直後のファッタスクロック $CK_e$ の立上りで負ペルス $CK_{eop}$ が1つだけ出力されることとなる。 $CK_{eon}$ と $CK_{eop}$ のそれぞれの立下り間の時間差を $E_{eon}$ とすると、 $CK_{eon}$ の立下り時点と $CK_e$ が、

$$(a) ハイレベルであれば: \frac{1}{2}T_0 < E_{eon} < T_0 \cdots \text{式(2)}$$

$$(b) ローレベルであれば: 0 < E_{eon} \leq \frac{1}{2}T_0 \cdots \text{式(3)}$$

となる。ところで、行の先頭での誤差時間は必ず $\frac{1}{2}T_0$ であるから、全ての $E_{eon}$ からこの誤差 $\frac{1}{2}T_0$ を引いた値 $E_h$ は、

$$\left. \begin{array}{l} \text{式(2)の場合: } 0 < E_h < \frac{1}{2}T_0 \\ \text{式(3)の場合: } -\frac{1}{2}T_0 < E_h \leq 0 \end{array} \right\} \cdots \text{式(4)}$$

となつて、 $CK_{eop}$ は $CK_{eon}$ を $CK_e$ の単位で整

び行全体の誤差は勿論上述した範囲に収まる。また、ラインの最初の第1画素は「白」となつて悪影響は生じない。

このように近似ペルス $CK_{eop}$ の発生毎に、キャラクタジェネレータ10からのドット情報4をシフトレジスタ6にロードし、これをファッタスクロック $CK_e$ でシフトすることにより、各文字のホームポジションからの位置がドット幅の $\frac{1}{2}$ 以内の誤差に収まり、また文字間の誤差がドット幅の1倍以内に収まる。なお、第7図中の(i), (j)において、 $B_{1-j}$ は1番目の文字における $j$ 番目のドット情報を示す。

以上の説明は主走査方向についてであるが、副走査方向についても同様であり、第8図の動作波形を参照して説明する。即ち、第3図において、15はラインクロック発生器であり、ラインクロック $CK_r$ 及びこれより位相が $\pm$ だけ遅れたクロック $\overline{CK}_r$ を出力する。これら $CK_r$ ,  $\overline{CK}_r$ のクロックはドット型印出装置300からのライン同期信号302bに同期し、その周期 $T_r$ はラ

イン同期信号302aに等しく、デューティ比を50%としてある。16は行クロック発生器であり、これから出力される行クロックCKnはページ同期信号302aに同期し、改行幅が $1/12$ インチの整数倍であるのに對し固定検査方向の解像度が7.7ライン/■であることから、その周期Tnは次式(6)の關係で決められている。

$$\frac{Tn}{Tr} = \frac{28.4/12}{1/7.7} + 16.80 \quad \cdots \text{式(6)}$$

17は改行幅レジスタであり、CPU100から印字信号201中に含まれる改行幅信号201aにより、各行毎に該該行の改行幅を $1/12$ インチを単位として表わした整数値よりも「1」だけ小さい値を記憶する。

18は改行幅カウンタであり、 $1/12$ インチに對応している行クロックCKnをカウントして各行の正確な改行幅に相当する時間を計時する。この改行幅カウンタ18は先に説明した文字幅カウンタ11と同様の動作をし、改行幅レジスタ17の内容をロードしてこれから行クロックCKnをカウントダウンしたロー出力CK18nを

のクリア入力に与えると共にデューティ比が50%のクロック $\overline{CK}$ をその立上りトリガ入力として与えることにより、四捨五入をした正パルス即ち改行の近似パルスCK18apxを得る。即ち、第8図(6)～(8)に示す如く、行パルスCK18nの立下り直後にかかるラインクロックCKnの立上りの次のクロック $\overline{CK}$ の立上り、即ち行パルスCK18nの立下り直後のラインクロックCKnの立下りで正パルスCK18apxが1つだけ出力されることとなる。CK18nの立下りとこれに對応するCK18apxの立上り間の時間差をE18nとすると、CK18nの立下り時刻にCKnが、

$$(6) ハイレベルであれば、 \quad Tr < E18n < \frac{3}{2}Tr \quad \cdots \text{式(6)}$$

$$(7) ローレベルであれば、 \quad \frac{1}{2}Tr < E18n \leq Tr \quad \cdots \text{式(7)}$$

となる。ところで、ページの先頭でのE18nは必ずTrであるから、全てのE18nから初期誤差Trを引いた値Evは、

$$\left. \begin{array}{l} \text{式(6)の場合: } 0 < Ev < \frac{1}{2}Tr \\ \text{式(7)の場合: } -\frac{1}{2}Tr < Ev \leq 0 \end{array} \right\} \cdots \text{式(8)}$$

行パルスとして出力する。また、ロードは、行パルスCK18nの立上りで单安定マルチバイアレータ19をトリガして得たパルスCK18ndで行う。

20は近似回路であり、この例ではD型フリップフロップ21, 35と单安定マルチバイアレータ22とからなる。D型フリップフロップ21のプリセット入力にはページ同期信号302aをインバータ23を介して与え、そのクロック入力にはラインクロックCKnを、またデータ入力には行パルスCK18nをそれぞれ与える。D型フリップフロップ35のプリセット入力にページ同期信号302aをインバータ23を介して与え、そのクロック入力にはD型フリップフロップ21のQ出力CK18nqと单安定マルチバイアレータ22のQ出力の排他的論理和をゲート36でとつて与え、更にデータ入力には自分のQ出力を与えてT型フリップフロップの機能を持たせてある。そして、D型フリップフロップ35のQ出力CK18apxを单安定マルチバイアレータ22

となつて、CK18apxはCK18nをCKnの単位で整数に近似する間に四捨五入をしていることになる。これにより、ページ先頭即ちホームポジションからの近似パルスCK18apxの時間は正確な時間の行パルスCK18nに對し $\pm \frac{1}{2}Tr$ 即ち固定検査方向のドット幅( $Tr$ )の $\frac{1}{2}$ 以内の誤差となる。また相隣る近似パルス間の誤差は $\pm Tr$ 即ちドット幅の1倍以内となる。

24はラインカウンタであり、近似回路20から出力される改行の近似パルスCK18apxとページ同期信号302aとをオアゲート25を介してクリア入力にし、ラインクロックCKnに $\pm$ だけ位相遅れしたクロック $\overline{CK}$ をカウントアップ入力としている(第8図(1)参照)。このラインカウンタ24の出力がキャラクタジェネレータ10に対する文字ラインアドレスADCLである。この文字ラインアドレスADCLが近似パルスCK18apxでクリアされるとことにより、ページ先頭からの各行の位置がドット幅の $\frac{1}{2}$ 以内の誤差に収まり、また行間隔がドット幅の1倍以内の

誤差に取まる。なお、ラインカウンタ24の内容は近似パルスCK<sub>18apx</sub>によるクリアだけではページ同期信号302と位相は同期しているが1ライン分遅れてしまう。そこで図の如くクリア入力にページ同期信号302を与えることにより、最初の1ラインについてはラインカウンタ24の内容を「0」とする。一方、第1行目ICに対してはブランク符号を文字符号パックア1IC与えておくことにより、第1ラインが「白」となつて影響を与えないことになる。

なお、ラインカウンタ24の内容はCPU100に対する制御信号202でもあり、CPU100はこの内容から各行の印字部分の終りを知ることができ、次の行に相当する文字符号列の信号201bを文字符号パックア1へ与えると共に、改行量を改行幅レジスタ17に与えることになる。

以上第1～第8図を参照して説明した実施例は文字符号の発生場所とドット型印字装置との間に場所に存在する場合の例であるが、両者が

複合通信方式の場合は、文字符号化の部分を本発明の出力制御方式でファクシミリ符号化に変換してやればドット型印字装置には文字符号の位置調整が極めて少ない画信号が入力されることになる。

#### 4. 図面の簡単な説明

第1図は本発明の一実施例を示すプロック構成図、第2図は本発明を実現する制御装置の一例を示す構成図、第3図は制御装置の一具体例を示す回路図、第4、5、7、8図は第3図の動作説明用のタイミングチャート、第6図はキャラクタジェネレータの説明図、第9図は他の実施例のプロック構成図である。図面中、

- 1は文字符号パックア、
- 5、20は近似回路、
- 6はシフトレジスタ、
- 7はファクタスクリック発生器、
- 8は文字符号クロック発生器、
- 9は文字符号ジェネレータ、
- 10はキャラクタジェネレータ、

適隔に離れて存在し、送信側で文字符号をファクシミリ情報に展開して通信回線を介してドット型印字装置に伝送する場合を考えると、第9図に示すようなシステムとなる。

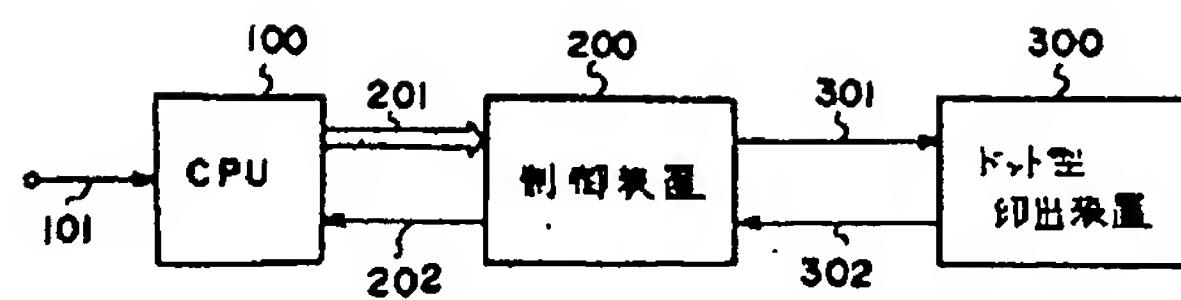
第9図において、100はCPU、200は本発明を適用した制御装置、300はドット型印字装置、400は通信制御装置、500は通信回線である。201はCPU100から制御装置200への印字信号であり、各行の文字符号列を表わす文字符号列信号や各行の改行幅を表わす信号が含まれる。202は制御装置200からCPU100への行終了等を表わす信号である。この例の場合は、制御装置200へのページ同期あるいはライン同期の各信号302は通信制御装置400から与えられ、制御装置200からの画信号301は通信制御装置400により適宜なタイミングでドット型印字装置300へ伝送される。

また、文書中の文字情報は文字符号化で、图形情報はファクシミリ符号化で伝送するという

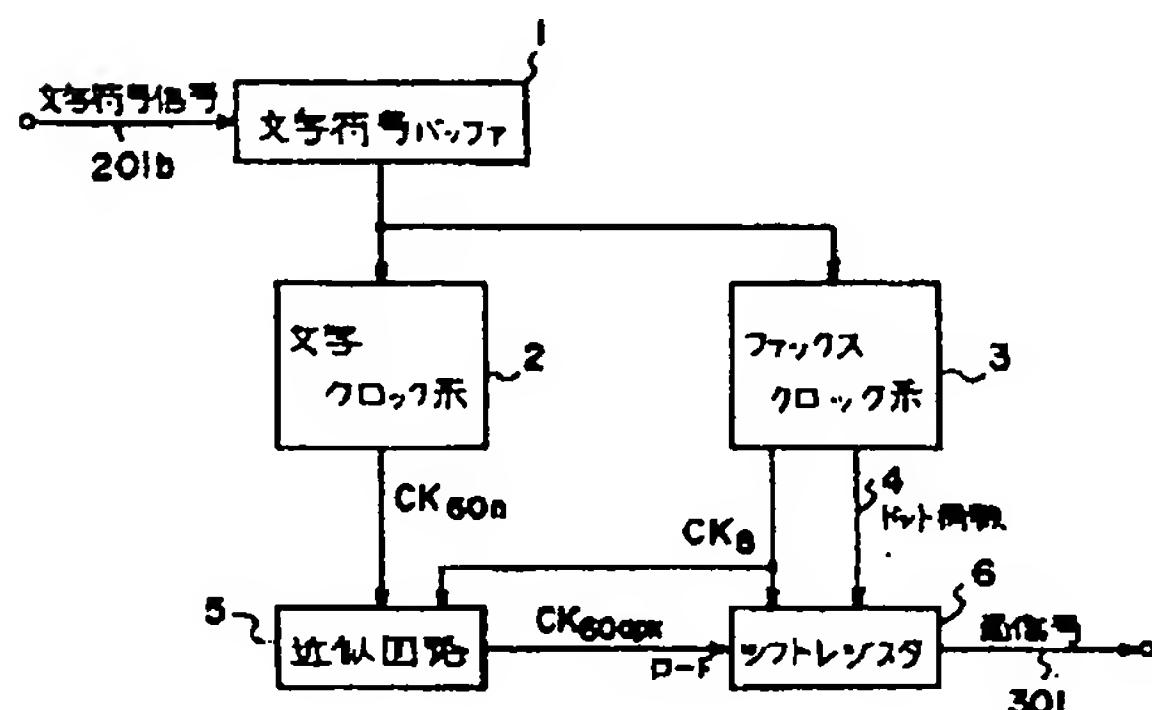
- 11は文字符号カウンタ、
- 13は文字符号パックアアドレスカウンタ、
- 14は位相調整器、
- 15はラインクロック発生器、
- 16は行クロック発生器、
- 17は改行幅レジスタ、
- 18は改行幅カウンタ、
- 24はラインカウンタ、
- 201は印字信号、
- 202は制御信号、
- 301は画信号、
- 302は同期信号、
- CK<sub>1</sub>はラインクロック、
- CK<sub>2</sub>はファクタスクリック、
- CK<sub>18n</sub>は列パルス、
- CK<sub>18apx</sub>はCK<sub>18n</sub>の近似パルス、
- CK<sub>60n</sub>は文字パルス、
- CK<sub>60apx</sub>はCK<sub>60n</sub>の近似パルスである。

特許出願人 国際電信電話株式会社  
代理人弁理士 光石士郎(他1名)

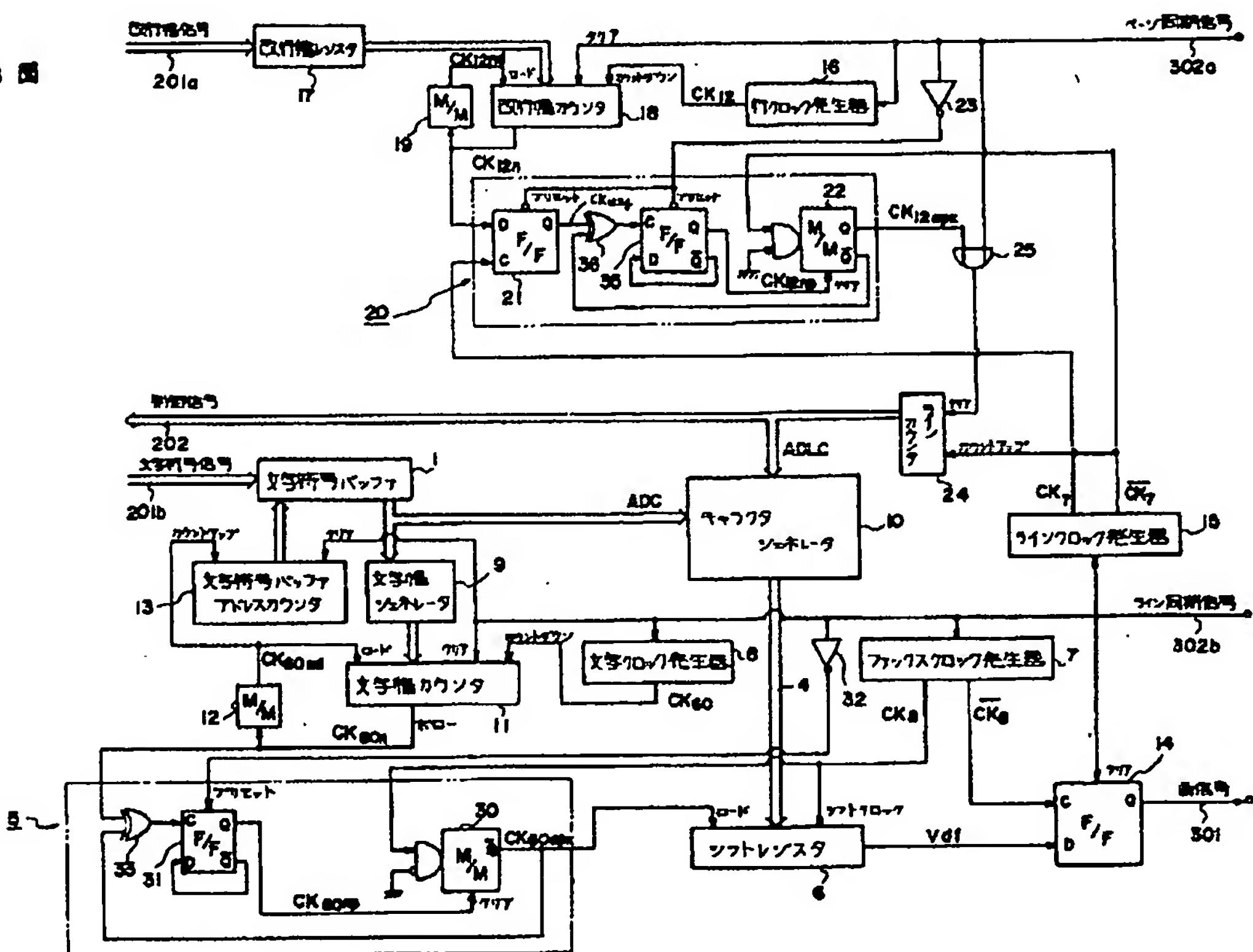
第一圖



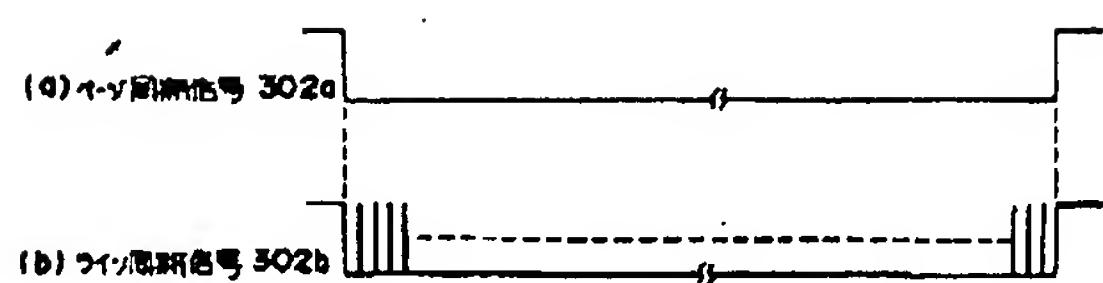
## 第2圖



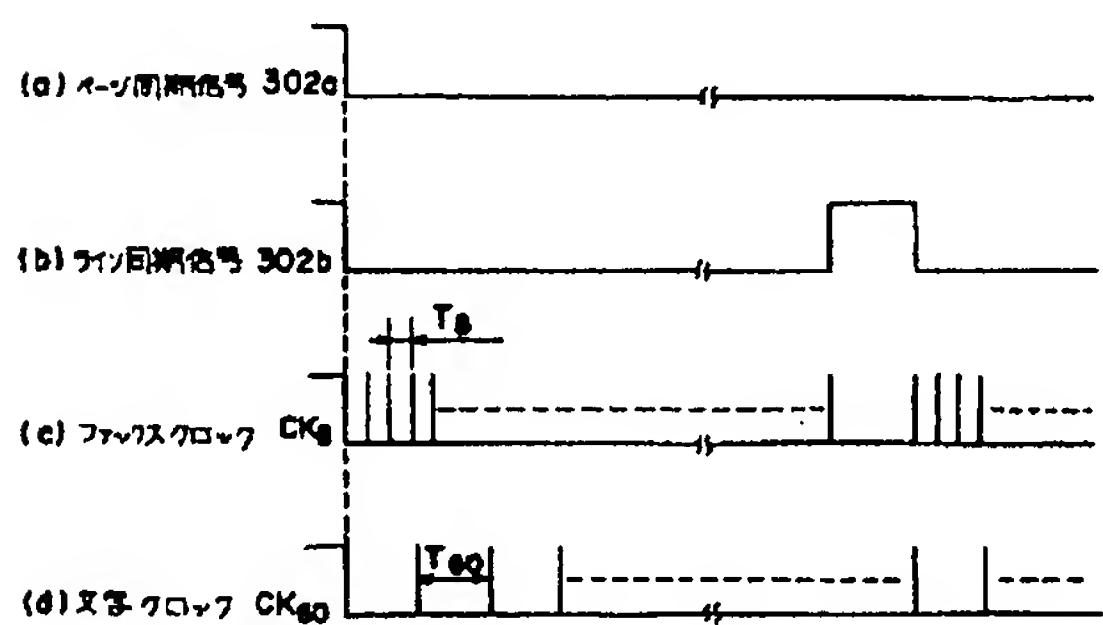
第3回



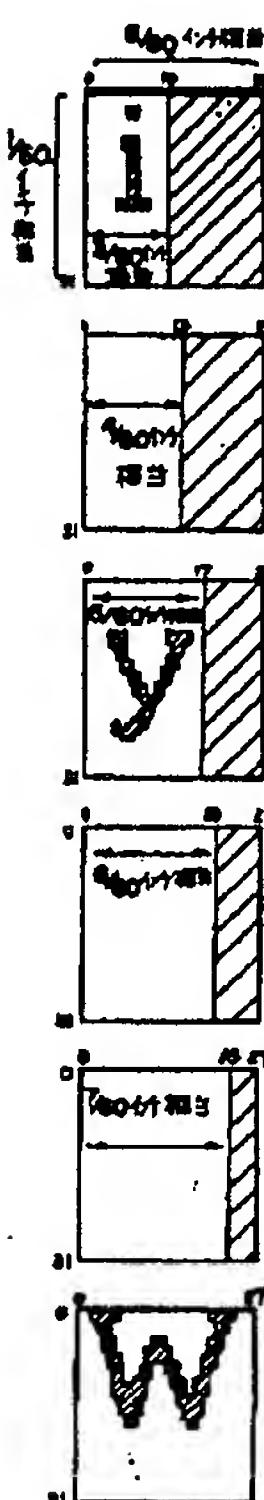
第4図



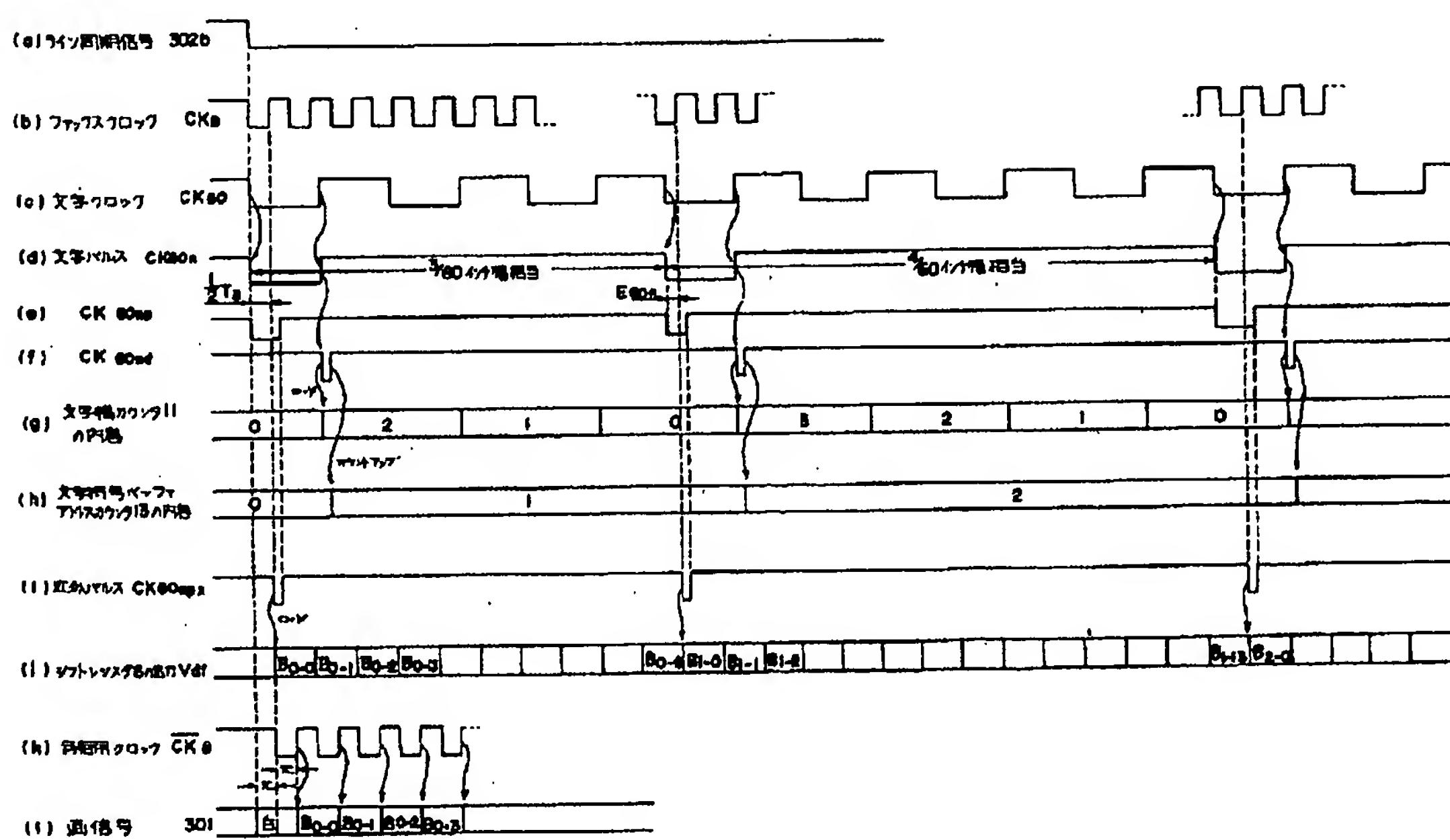
第5図



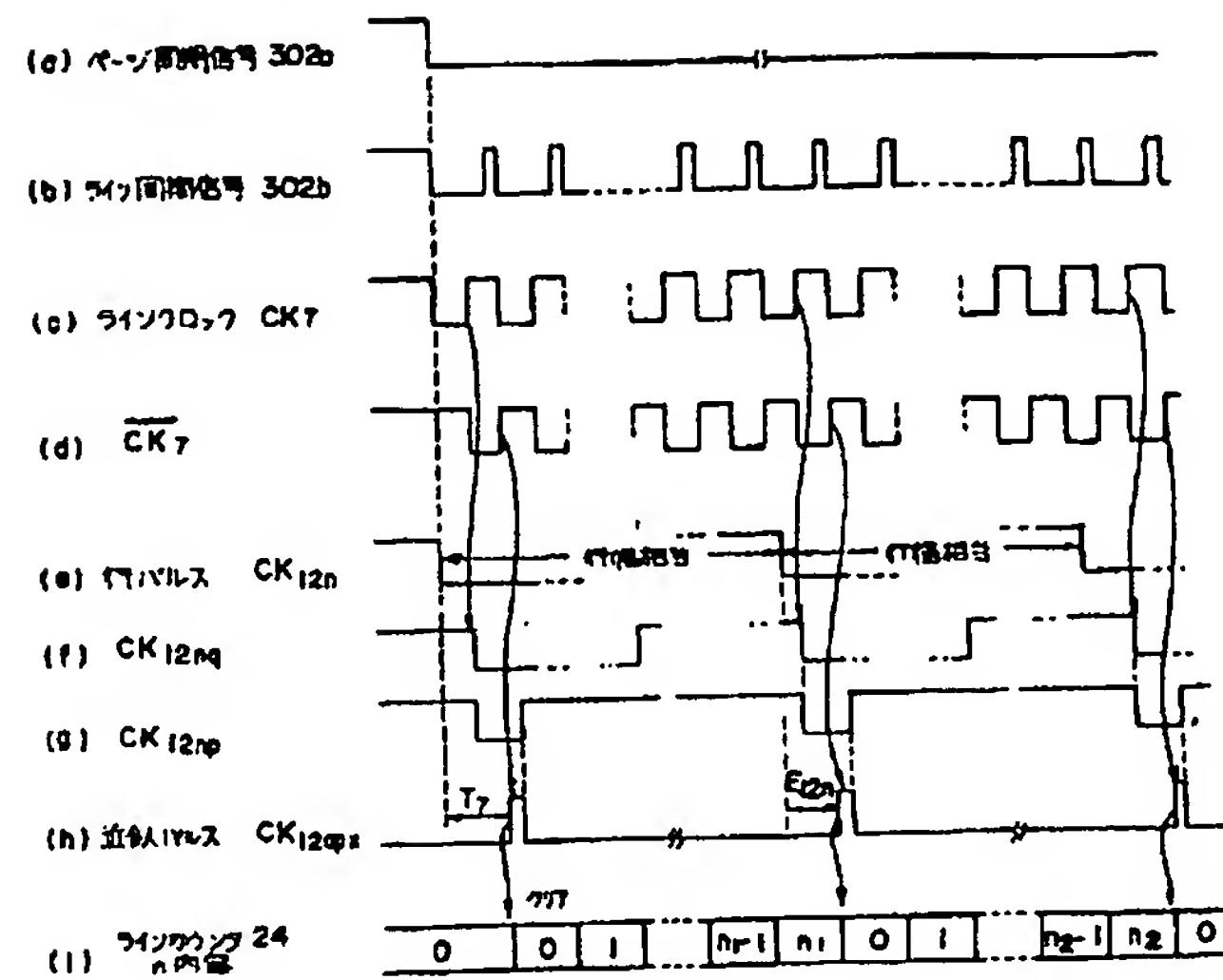
第6図



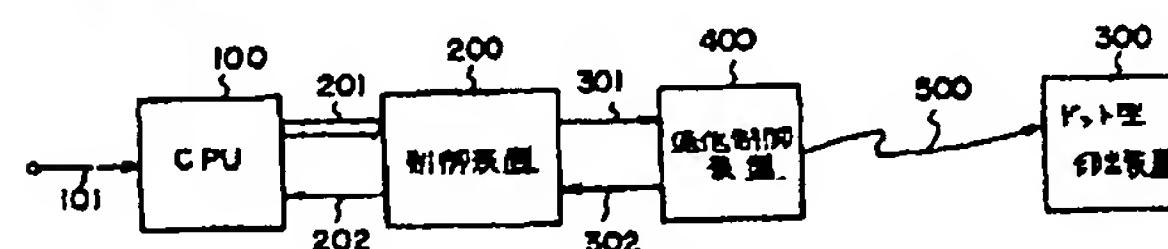
第7図



第8図



第9図



This Page Blank (uspto)